| 科目名   | デジタル回路 1              |         |   |     |            | 年度  | 2025     |     |    |
|-------|-----------------------|---------|---|-----|------------|-----|----------|-----|----|
| 英語科目名 | Digital Circuit 1     |         |   |     |            | 学期  | 後期       |     |    |
| 学科・学年 | 電子・電気科<br>電子工学コース 2年次 | 必/選     | 必 | 時間数 | 30         | 単位数 | 2        | 種別※ | 講義 |
| 担当教員  | 辻村 彰宏                 | 教員の実務経験 |   | 有   | 実務経験の職種 設計 |     | ・職(無線機器) |     |    |

## 【科目の目的】

様々な電子機器やコンピュータなどを構成するデジタル技術の基礎的な理論について学習する。進数変換などのデジタル表現を理解 し、論理回路設計の基礎となる論理代数の扱い方を学び論理回路の動作を理解する。電子機器に使用される論理回路、デジタル回路 を設計、動作解析ができる技術者となることを目的とする。

#### 【科目の概要】

2進法や基礎論理回路、各種デジタル回路について学びます。

# 【到達目標】

- A. 進数変換を理解し、2進数、10進数、16進数への変換ができる B. 基本論理回路(AND, OR, NOT, NAND, NOR, EX-OR)を理解している
- C. ブール代数、ド・モルガンの定理を理解している
- D. 半加算器・全加算器、エンコーダ・デコーダを理解している
- E. フリップフロップ回路を理解している

#### 【授業の注意点】

授業に取り組む姿勢・積極性を重視する。キャリア形成の観点から、授業中の私語や受講態度などについては厳しく対応する。理由 のない遅刻や欠席は認めない。なお、授業時間の4分の3以上出席しない者は定期試験を受験することができないので注意するこ と。尚、オンライン授業であっても同じ条件となる。

|           |  |  | レーブリック                              |  |   |
|-----------|--|--|-------------------------------------|--|---|
| ルーブリック    | レベル 5  | レベル4                                   | レベル3                                | レベル2   | レベル 1                                       |
| 評価        | 優れている  | よい                                     | ふつう                                 | あと少し   | 要努力   |
| 到達目標<br>A | 進数変換を理解し、そ<br>れに付随する計算や応<br>用問題も解ける            | 進数変換を理解し、そ<br>れに付随する計算もで<br>きる         | 進数変換を理解し、そ<br>れに付随する計算もで<br>きる      | 進数変換は理解してい<br>るが、計算ができな<br>い。                | 進数変換を理解できな<br>い                             |
| 到達目標<br>B | 基本論理回路を理解<br>し、図で表し説明でき<br>る                   | 基本論理回路を理解し、説明できる                       | 基本論理回路を理解し<br>ている                   | AND、OR、NOT回路は理<br>解している                      | 基本論理回路をすべて<br>理解していない                       |
| 到達目標<br>C | ブール代数、ド・モル<br>ガンの定理を理解し、<br>図で表し説明できる          | ブール代数、ド・モル<br>ガンの定理を理解し、<br>説明できる      | ブール代数、ド・モル<br>ガンの定理を理解して<br>いる      | ブール代数、ド・モル<br>ガンの定理のどちらか<br>理解している           | ブール代数、ド・モル<br>ガンの定理をすべて理<br>解していない          |
| 到達目標<br>D | 半加算器・全加算器、<br>エンコーダ・デコーダ<br>を理解し、図で表し説<br>明できる | 半加算器・全加算器、<br>エンコーダ・デコーダ<br>を理解し、説明できる | 半加算器・全加算器、<br>エンコーダ・デコーダ<br>を理解している | 半加算器・全加算器、<br>エンコーダ・デコーダ<br>のどちらかは理解して<br>いる | 半加算器・全加算器、<br>エンコーダ・デコーダ<br>をすべて理解していな<br>い |
| 到達目標<br>E | フリップフロップ回路<br>を理解し、図で表し説<br>明できる               | フリップフロップ回路<br>を理解し、説明できる               | フリップフロップ回路<br>を理解している               | R-Sフリップフロップ回<br>路は理解している                     | フリップフロップ回路<br>をすべて理解していな<br>い               |

#### 【教科書】

レジュメ・資料を配布する。

# 【参考資料】

わかるAI・DD全資格[基礎]/リックテレコム、進捗に応じてプリントを配布。

## 【成績の評価方法・評価基準】

試験:70%試験を総合的に評価する。

小テスト:15%授業内容の理解度を確認するために実施する。 平常点:15%積極的な授業参加度、授業態度によって評価する。

※種別は講義、実習、演習のいずれかを記入。

| 科目名<br>英語表記 |                       | デジタル回路 1                                      |  |   |  |           | 25 |
|-------------|-----------------------|---|--|---|--|-----------|----|
|             |                       |   | Digital Circuit 1                        |   |  |           | 期  |
| 回数          | 授業テーマ                 | 各授業の目的  | 授業内容                                     | 到達目標=修得するスキル  |  | 評価方法      | Ī  |
| 1           | デジタル・アナロ<br>グとは、進数変換  | 2進数、10進数、16進数<br>の変換ができるように<br>なる             | 1 デジタル・アナログ<br>2 2進数                     | デジタルとアナログ回路の違いを理解している。<br>2進数を理解し、10進数、16進数へ変換できる。                          |  | 3         |    |
| 2           | 基本論理回路(1)             | AND、OR、NOT回路を理<br>解する                         | 3 16進数<br>1 AND<br>2 OR<br>3 NOT         | 16進数を理解し、10進数、16進数へ変換できる。<br>AND回路を理解している。<br>OR回路を理解している。<br>NOT回路を理解している。 |  | 3         |    |
| 3           | 基本論理回路(2)             | NAND、NOR、EX-OR回路<br>を理解する                     | 1 NAND<br>2 NOR<br>3 EX-OR               | NAND回路を理解している。 NOR回路を理解している。 EX-OR回路を理解している。                                |  | 3         |    |
| 4           | 論理代数                  | ブール代数、ド・モル<br>ガンの定理、ベン図、<br>カルノー図を理解する        | 1 ブール代数<br>2 ド・モルガンの定理<br>3 ベン図、カルノー図    | ブール代数を理解している。<br>ブール代数を理解している。<br>ド・モルガンの定理を理解している。<br>ベン図、カルノー図を理解している。    |  | 3         |    |
| 5           | 組合せ論理回路               | 真理値表から論理式を<br>求めるようになる、半<br>加算器、全加算器を理<br>解する | 1 論理式<br>2 半加算器<br>3 全加算器                | 真理値表から論理式を求める。<br>半加算器を理解している。<br>全加算器を理解している。                              |  | 3         |    |
| 6           | 各種のデジタル回<br>路         | 多数決・比較回路、エ<br>ンコーダ、デコーダ回<br>路を理解する            | 1 多数決・比較回路<br>2 エンコーダ<br>3 デコーダ          | 多数決回路・比較回路を理解している。<br>エンコーダ回路を理解している。<br>デコーダ回路を理解している。                     |  | 3         |    |
| 7           | フリップフロップ<br>(FF)回路(1) | パリティチェック、R-S<br>FF回路、R-S-T FF回路<br>を理解する      | 1 パリティチェック<br>2 R-S FF回路<br>3 R-S-T FF回路 | パリティチェック回路を理解している。<br>R-Sフリップフロップ回路を理解している。<br>R-S-Tフリップフロップ回路を理解している。      |  | 3         |    |
| 8           | フリップフロップ<br>(FF)回路(2) | J-K FF回路、T FF回<br>路、D FF回路を理解す<br>る           | 1 J-K FF回路<br>2 T FF回路<br>3 D FF回路       | J-Kフリップフロップ回路を理解している。<br>Tフリップフロップ回路を理解している。<br>Dフリップフロップ回路を理解している。         |  | 3         |    |
| 9           |                       |   |  |   |  |           |    |
| 10          |                       |   |  |   |  |           |    |
| 11          |                       |   |  |   |  |           |    |
| 12          |                       |   |  |   |  |           |    |
| 13          |                       |   |  |   |  |           |    |
| 14          |                       |   |  |   |  |           |    |
| 15          |                       |   |  |   |  | <br> <br> |    |

評価方法:1.小テスト、2.パフォーマンス評価、3.その他

自己評価:S:とてもよくできた、A:よくできた、B:できた、C:少しできなかった、D:まったくできなかった